**Архитектура компьютера**

**Экзаменационный тест для**

**гр. P33011, P33012, P33022, P33111, Р33112, Р33113 и P33122**

**2020 г. (вариант 4)**

1. Каноническая структура компьютера. Принстонская и гарвардская архитектура ЭВМ.
2. Структура компьютера с раздельными шинами.
3. Организация прерывания программ. Источники прерываний.
4. Понятие приоритета прерываний. Абсолютный и относительный приоритет. Организация обработки запросов на прерывание.
5. Микрооперация. Микрокоманда. Микропрограмма.
6. Синхронный конвейер команд. Оценка его производительности.
7. Понятие семантического разрыва.
8. Принцип иерархической организации памяти.
9. Основные стратегии отображения (распределения) блоков основной памяти на блоки кэш-памяти.
10. Защита памяти по граничным адресам.